

Kapitel 9

Den uddannelsesspecifikke del af studieordningen for diplomingeniør-uddannelsen inden for

ELEKTROTEKNIK - DATATEKNIK (ED) BACHELOR OF COMPUTER ENGINEERING

Studiestart september 2009, Version 1.0

Studieordningen er delt op i generelle bestemmelser (kapitel 1-8), en uddannelsesspecifik del (kapitel 9) samt modulbeskrivelserne for uddannelsens fag. Den studerende bør orientere sig i alle tre dele for at få det fulde overblik over de regler, der gælder for uddannelsen i sin helhed.

§1 Jobprofiler

Dataingeniører arbejder i såvel den private som den offentlige sektor. Overordnet set beskæftiger dataingeniører sig med:

- Udvikling
- Konstruktion
- Projektering
- Vedligeholdelse
- Rådgivning
- Projektledelse

inden for

- Indlejrede systemer
- Industriel automation
- Programmerbar elektronik
- Datakommunikation

§2 Uddannelsens kompetenceprofil

Den færdiguddannede dataingeniør:

- kan formidle teknisk viden
- behersker grundlæggende teknikker og værktøjer indenfor programmerbar elektronik
- kender et bredt udsnit af elektroniske komponenter
- har et indgående kendskab til informationsoverførsel mellem fysiske og elektroniske/digitale systemer.
- kan anvende programmeringsteknikker
- evner livslang læring
- kan anvende programmeringsteknikker
- har evne til at søge løsninger, selvstændigt og i samarbejde med andre
- har evne til at modellere og simulere systemer
- kan integrere tekniske muligheder og samfundsmæssige behov i anvendelsesorienterede systemer

§3 Konstituerende fagsøjler

Dataingeniørens kompetencer opbygges ved, at den studerende arbejder med emner fra 6 fagsøjler. Der er en progression indenfor alle emner, der leder hen imod de endelige kompetencer.

De faglige emner bindes sammen på de enkelte semestre af semesteremaer, der danner rammen om et semesterprojekt og en teoretisk gennemgang af de aktuelle emner.

Sidst i studiet er der mulighed for faglig fordybelse gennem temaer, praktik og afgangprojekt.

De faglige søjler er:

1. Elektronik
2. Programmering
3. Indlejrede systemer (elektroniske systemer)
4. Signalbehandling
5. Ingeniørfagligt grundlag
6. Personlige og Læringskompetencer

Elektronik

Fagsøjlen: Elektronik indeholder følgende emner:

- Kredsløbsteknik
- Analog elektronik
- Digitalteknik
- Programmerbar logik
- Computerarkitektur

Programmering

Fagsøjlen: Programmering indeholder følgende emner:

- Assemblerprogrammering
- Grundlæggende objektorienteret programmering
- Program- og datastrukturer
- Brugergænseflader (GUI)
- Multiprogrammering, tråde og synkronisering
- Numeriske metoder

Indlejrede systemer

Fagsøjlen: Indlejrede systemer indeholder følgende emner:

- Hardwarenær programmering. (drivere, forståelse for I/O devices)
- Realtidsforhold
- Operativsystemer
- Datakommunikation
- Apparatteknik

Signalbehandling

Fagsøjlen: Signalbehandling indeholder følgende emner:

- Reguleringsteknik
- Digital signalbehandling
- Ledningsteori

Ingeniørfagligt grundlag

Fagsøjlen: Ingeniørfagligt grundlag indeholder følgende emner:

- Matematik
- Mekanisk fysik
- Elektrofysik
- Videnskabsteori

Personlige og Læringskompetencer

Fagsøjlen: PL indeholder følgende emner:

- **Personlige kompetencer:** Engagement, initiativ, ansvar, etik og dannelse samt evne til at perspektivere egen læring
- **Læringsmæssige kompetencer:** Udvælgelse, indsamling, analyse og vurdering af data-materiale samt formidling af arbejdsresultater under arbejdsformer, som fordrer refleksion, samarbejde og selvstændighed.

§4 Semestertemaer

Semester	SEMESTERTEMAER
7. sem.	Afgangsprojekt
6. sem.	Ingeniørpraktik
5. sem.	Experts in Teams
4. sem.	Indlejrede systemer
3. sem.	Måling og generering af elektromagnetiske felter kombineret med analog signalbehandling
2. sem.	Computerbaseret måling og styring af fysisk-mekanisk system
1. sem.	Analogier samt modellering og simulering af simple dynamiske systemer

§5 Modulernes placering

Semester	STRUKTUR																															
7.	E-AFP1 Afgangsprøve																															
6.	E-IPD1 Ingeniørpraktik																															
5.	Valgfag	Valgfag	E-DKO1 Datakomm.										E-SIG1 Signalbehandling										Experts In Teams F-EIT									
4.	Valgfag	E-INS1 Indlejrede systemer Indlejret programmering, Signalbehandling og Ledningsteori																												E-IFVT*		
3.	E-EAR1 Elektromagnetisme, Analog signalbehandling og Regulerings teknik Elektronik, Regulerings teknik, Elektrofysik og Matematik																															
2.	E-EMS1 ElektroMekanisk Systemdesign Elektronik, digital teknik og programmering																															
1.	E-SDS1 Simulering af Dynamiske Systemer Kredsløbsteknik, Fysik og Matematik																															
ECTS POINT	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30		

*E-IFVT: Ingeniørfagets videnskabsteori

Derudover indgår der i uddannelsen værkstedspraktik svarende til 10 ECTS for studerende, der ikke har grundlæggende praktiske færdigheder i relation til diplomingeniøruddannelsen.

§6 Semesterbeskrivelse – 1. semester

SEMESTERTEMA

Analogier samt modellering og simulering af simple dynamiske systemer.

VÆRDIARGUMENTATION

Det er vigtigt, at de nye studerende hurtigt får indblik i det teoretiske grundlag for uddannelsens faglige kompetencer og møder denne faglighed samt dens praktisk anvendelse fra første dag på studiet.

Udgangspunktet for semesterets tema er derfor modeldannelse.

Det er vigtigt, at de nye studerende hurtigt får indblik i de personlige og læringsmæssige kompetencer, der er nødvendige for gennemførelse af studiet og for de jobs uddannelsen retter sig imod.

Arbejds- og undervisningsformen skal derfor styrke de studerendes samarbejdsevne og evne til projektarbejde samt deres studieteknik og evne til selvstændigt at opsøge, vurdere og formidle viden.

KOMPETENCEMÅL

Den studerende kan:

- beskrive et elektrisk eller fysisk systems tilstand ved hjælp af basale parametre
- anvende matematikken som et værktøj til at koble parametrene i tid og rum der frembringer systemets tilstandsligninger
- anvende analogier mellem forskellige (elektrisk, mekanisk, termisk, akustisk...) domæners beskrivende parametre og dermed vise en fælles struktur i systemernes tilstandsligninger
- beskrive hvorledes modeller kan bestemme, forudsige og eftervise (simulere) sammenhænge mellem et systems parametre eller parametrenes tidsafhængighed
- anvende en problembaseret læringsform i en projektor organiseret struktur

Ovennævnte kompetencemål kan nærmere defineres som følgende faglige, personlige og læringsmæssige kompetencemål (FPL-mål):

Faglige kompetencer:

Den studerende kan:

- forklare den grundlæggende fysiks og elektrotekniks love og begreber og kan beskrive et system ved hjælp af systemets parametre og deres sammenhænge
- gennemføre videnskabelig baserede og reproducerbare forsøg på simple fysiske og tekniske systemer. Det indebærer, at den studerende selvstændigt kan planlægge og udføre eksperimentelle undersøgelser, kan fortage analyse af opsamlede data samt præsentere hele forsøget på en overskuelig og systematisk form
- kombinere anvendelsen af analytiske metoder med computerbaserede hjælpeværktøjer, herunder matematik- og simuleringssystemer. (Med disse værktøjer vil den studerende være i stand til at løse mere komplekse og teknisk mere dækkende problemstillinger).
- kombinere målinger, beregninger og simuleringer dels for at opnå større indsigt i problemstillingen og dels for at evaluere modellerne og evt. forfine disse.
- anvende analogier for systemer inden for forskellige fagområder og forklare den fælles struktur i systemernes tilstandsligninger

Den studerende kan:

- demonstrere og vise forståelse for matematisk logik, regler og metoder samt kan anvende disse regler og metoder til at analysere og vurdere simple fysiske og tekniske problemer. Herunder kan den studerende anvende matematikken som værktøj til dels at opstille regnemodeller, der konkret, entydigt og generaliseret beskriver de indre sammenhænge i et fysisk/teknisk system eller proces, og dels beskriver systemets eller processens statiske og dynamiske adfærd.

Personlige kompetencer: Engagement, initiativ, ansvar, etik og dannelse samt evne til at perspektivere egen læring.

Den studerende kan:

- udføre et projekt efter projektfasemodel, specielt med fokus på problemanalyse, planlægning og formidling
- alene og i samarbejde med andre målsætte, planlægge og strukturere arbejdsopgaver, herunder i et gruppesamarbejde foretage en hensigtsmæssig arbejdsdeling af opgaverne
- samarbejde i grupper. Herunder have kende til processer som henholdsvis kan hæmme og fremme et gruppearbejde
- formidle et projekts arbejdsresultater på en struktureret, forståelig og reproducerbar form, i såvel tekst, grafik som i mundtlig form

Læringsmæssige kompetencer: Udvælgelse, indsamling, analyse og vurdering af datamateriale samt formidling af arbejdsresultater under arbejdsformer, som fordrer refleksion, samarbejde og selvstændighed.

Den studerende kan:

- anvende den problemorienterede og projektorganiserede læringsform. Det indebærer, at den studerende udviser en høj grad af selvstændighed og initiativ
- søge, vurdere og forvalte viden
- vurdere relevansen og kvaliteten af eget og andres arbejde

SEMESTERINDHOLD

E-SDS1 - Simulering af Dynamiske Systemer (30 ECTS)

Modulet er obligatorisk og udgør førsteårsprøven.

SAMMENHÆNG

1. semester undervises og evalueres som et modul. I modulet indgår et semesterprojekt, som har et omfang af 10 ECTS point og udføres i grupper af 6 studerende. Projektgrupperne sammensættes af semesterkoordinatoren. Til hver projektgruppe tilknyttes en hovedvejleder, hvis opgave er at støtte projektgruppen i dens arbejde. Projektgruppen kan desuden søge faglig vejledning hos underviserne på semesteret.

§7 Modulbeskrivelse – 1. semester

Modulbeskrivelsen, der knytter sig til diplomingeniøruddannelsen i Elektroteknik (datateknik), og som er gældende på første semester for studerende optaget i september 2009, ligger i Fagbasen under udbud efterår 2009.

§8 Semesterbeskrivelse – 2. semester

SEMESTERTEMA

Computerbaseret måling og styring af et fysisk-mekanisk system

VÆRDIARGUMENTATION

På uddannelsens 1. semester har den studerende beskæftiget sig med, hvorledes der i den ideelle verden kan opstilles modeller for elektriske og fysiske systemer og derigennem forudsige systemernes opførsel.

I den reelle verden er de forholdsvis simple analytiske modeller ofte ikke tilstrækkelige til at beskrive systemers adfærd. Den virkelige verden er ofte mere kompleks, end vi magter at beskrive analytisk. Derfor kan man supplere eller erstatte analytiske modeller med empiriske modeller, der er baseret på en systematisk stimulering og observering af systemerne, der skal modelleres. Denne fremgangsmåde indebærer måling, opsamling, lagring og bearbejdning af information om systemerne.

Systemerne realiseres på baggrund af modellerne med henblik på at kunne observere tilstande i systemet og/eller dets omgivelser samt eventuelt styre tilstande i systemet.

KOMPETENCEMÅL

Den studerende skal derfor på 2. semester kunne opbygge et system bestående af:

- en transducer, som omsætter målingen af en fysisk parameter til et målbart elektrisk signal
- en forstærker, som typisk er opbygget af en eller flere operationsforstærkere
- omsætning fra en analog repræsentation til en tidsdiskret og digital repræsentation
- en mikroprocessor, der styrer dataopsamlingen og evt. foretager en databehandling inden alle data transmitteres til en PC
- en PC, hvorpå der foretages en dataanalyse og -lagring

Resultatet af databehandlingen i mikroprocessoren henholdsvis dataanalysen i PC'en kan præsenteres via mikroprocessoren og en aktuator påvirke og evt. styre et fysisk system.

Ovennævnte kompetencemål kan nærmere defineres som følgende faglige, personlige og læringsmæssige kompetencemål (FPL-mål):

Faglige kompetencer:

Den studerende kan:

- beregne deformation og dimensionere simple bjælkekonstruktioner, kan beskrive masse- og energitransport i strømmende væsker, samt vurdere behovet for varmetransporten til og fra et system.
- opstille og anvende modeller, der kobler de fysiske, mekaniske og elektriske domæner.
- udføre analog signalkonditionering - i form af forstærkning og filtrering – under antagelse af ideelle komponenter.
- analysere og syntetisere digitale kombinatoriske kredsløb og deres interface til det analoge domæne, på baggrund af viden om grundlæggende digitale begreber, metoder og værktøjer.
- designe, programmere og interface indlejrede microprocessorbaserede systemer.

- opstille algoritmer til behandling af data til og procesudførelse samt programmere disse i et assemblersprog.
- opstille algoritmer for behandling/analyse af data samt programmere disse algoritmer i et objektorienteret sprog.
- anvende halvlederkomponenter i simple switchkredsløb.

Personlige kompetencer: Samarbejde, projektfasemodel, problemløsning og formidling.

Den studerende kan:

- strukturere projektarbejdet efter en projektfasemodel specielt med fokus på: Idefase, problemløsning og formidling. På 1. semester blev der fokuseret på problemanalyse, planlægning og formidling.
- alene og i samarbejde med andre målsætte, planlægge og strukturere arbejdsopgaver. Herunder i et gruppesamarbejde kunne foretage en hensigtsmæssig arbejdsdeling af opgaverne.
- samarbejde i grupper. Herunder beskrive processer som henholdsvis kan hæmme og fremme et gruppearbejde.
- formidle et projekts arbejdsresultater på en struktureret, forståelig og reproducerbar form, i såvel tekst, grafik som i mundtligt form.

Den studerende:

- har kendskab til mulige deltager-funktioner og -roller i forbindelse med gruppearbejde.

Læringsmæssige kompetencer: Udvælgelse, indsamling, analyse og vurdering af datamateriale samt formidling af arbejdsresultater under arbejdsformer, som fordrer refleksion, samarbejde og selvstændighed.

Den studerende kan:

- anvende den problemorienterede og projektorganiserede læringsform, hvor der skal udvises en høj grad af selvstændighed og initiativ.
- anvende en hensigtsmæssig studiestrategi: Er kan benytte forskellige tilgange til at erhverve sig viden.
- bedømme andres arbejde (peer-assessmenst).

SEMESTERINDHOLD

E-EMS1 - ElektroMekanisk Systemdesign (30 ECTS)

Modulet obligatorisk.

SAMMENHÆNG

2. semester undervises og evalueres som et modul. I modulet indgår et semesterprojekt, som har et omfang af 10 ECTS point og udføres i grupper af 6 studerende. Projektgrupperne sammensættes af semesterkoordinatoren. Til hver projektgruppe tilknyttes en hovedvejleder, hvis opgave er at støtte projektgruppen i dens arbejde. Projektgruppen kan desuden søge faglig vejledning hos underviserne på semesteret.

§9 Modulbeskrivelse – 2. semester

Modulbeskrivelsen, der knytter sig til diplomingeniøruddannelsen i Elektroteknik (datateknik), og som er gældende på andet semester for studerende optaget i september 2009, ligger i Fagbasen under udbud forår 2010.

§10 Semesterbeskrivelse – 3. semester

SEMESTERTEMA

Måling og generering af elektromagnetiske felter kombineret med analog signalbehandling.

VÆRDIARGUMENTATION

På uddannelsens 1. semester har den studerende beskæftiget sig med, hvorledes der i den ideelle verden kan opstilles modeller for elektriske og fysiske systemer og derigennem forudsige de respektive systemers opførsel.

På 2. semester har den studerende beskæftiget sig med ideelle systemmodeller gennem observation og karakterisering af systemernes tilstand. Observationerne er foretaget med et måleapparat baseret på en given transducer med tilhørende simpel signalkonditionering.

Et væsentligt arbejdsområde for elektroingeniøren er at gøre fysiske parametre i vores omgivelser tilgængelige for elektronisk databehandling ved at transformere fysiske parametre til elektriske signaler ved hjælp af sensorer, der består af transducer- og signalkonditioneringselementer. På grundlag af viden om de fysiske parameters dynamik skal den studerende kunne specificere, designe og realisere transducer- og signalkonditioneringselementer således, at et elektrisk signal indeholder den til formålet nødvendige og tilstrækkelige information om den fysiske parameter.

KOMPETENCEMÅL

Den studerende skal derfor på 3. semester kunne udvikle sensorer på baggrund af:

- Design af transducer- og signalkonditioneringselementer ud fra analytisk opstillede overføringsfunktioner, som er udledt på baggrund af fysiske og elektriske modeller.
- Validering af designet gennem simulering, der giver en grafisk repræsentation af elementernes overføringsfunktioner.
- Realisering af sensoren og karakterisering ved målinger. Herunder validering i forhold til kravspecifikationerne.

Et vigtigt element er at kunne sammenligne målinger med beregninger og simuleringer, dels for at evaluere/forfine modellerne og dels for at opnå større indsigt i modellernes gyldighedsområde.

Ovennævnte kompetencemål kan nærmere defineres som følgende faglige, personlige og læringsmæssige kompetencemål (FPL-mål):

Faglige kompetencer:

Den studerende kan:

- Forklare og anvende modeller for og beregne størrelse og udbredelse af magnetiske og elektriske felter i sensorer og aktuatorer baseret på de elementære elektrofysiske love, samt sammenligne beregninger, simuleringer og målinger.
- på baggrund af parameterbeskrivelse af analoge komponenter, forklare og anvende modeller for og simulere forstærkerkredsløb ud fra specifikke krav til signalforstærkning, samt sammenligne beregninger, simuleringer og målinger.
- Forklare og anvende modeller for og simulere filterkredsløb bestående af analoge komponenter, ud fra specifikke krav til et analogt signals udseende, form og nøjagtighed, samt sammenligne beregninger, simuleringer og målinger.
- kombinere analoge komponenter til elektriske kredsløb, der omdanner og efterbehandler filtrede analoge signaler til ønskede output.

- anvende de i reguleringsteknisk henseende almindelige matematiske og grafiske metoder til analyse af lineære og kontinuere reguleringssystemer.

Personlige kompetencer: Samarbejde, projektfasemodel, problemløsning og formidling.

Den studerende:

- kan strukturere projektarbejder efter en projektfasemodel med faserne: Problemanalyse, idefase, planlægning, problemløsning, konklusion og formidling.
- er fortrolig med alene og i samarbejde med andre at målsætte, planlægge, arbejdsdele og strukturere arbejdsopgaver.
- kan anvende processer, der fremmer et gruppearbejde.
- kan håndtere de forskellige deltager-funktioner og -roller, der kan opstå i forbindelse med gruppearbejde.
- kan formidle et projekts arbejdsresultater på en struktureret, forståelig og reproducerbar form, i såvel tekst, grafik som i mundtligt form.

Læringsmæssige kompetencer: Refleksion, samarbejde, selvstændighed og assessment.

Den studerende kan:

- anvende den problemorienterede og projektorganiserede læringsform, hvor der udvises en høj grad af selvstændighed og initiativ.
- anvende en hensigtsmæssig studiestrategi, og anvende forskellige tilgange til at erhverve sig viden.
- bedømme kvaliteten og relevansen af andres arbejde (peer-assessment).
- bedømme kvaliteten og relevansen af eget arbejde (self-assessment).

SEMESTERINDHOLD

E-EAR1 - Elektromagnetisme, Analog signalbehandling og Reguleringsteknik (30 ECTS)

Modulet er obligatorisk.

SAMMENHÆNG

3. semester undervises og evalueres som et modul. I modulet indgår et semesterprojekt, som har et omfang af 10 ECTS point og udføres i grupper af 6 studerende. Projektgrupperne sammensættes af semesterkoordinatoren. Til hver projektgruppe tilknyttes en hovedvejleder, hvis opgave er at støtte projektgruppen i dens arbejde. Projektgruppen kan desuden søge faglig vejledning hos underviserne på semesteret.

§11 Modulbeskrivelse – 3. semester

Modulbeskrivelsen, der knytter sig til diplomingeniøruddannelsen i Elektroteknik (datateknik), og som er gældende på tredje semester for studerende optaget i september 2009, ligger i Fagbasen under udbud efterår 2010.

§12 Semesterbeskrivelse – 4. semester

SEMESTERTEMA

Indlejrede systemer

VÆRDIARGUMENTATION

På uddannelsens tre første semestre har den studerende beskæftiget sig med et bredt elektroteknisk grundlag omfattende modeldannelse, simulering, computerbaseret måling og styring samt elektromagnetiske felter og analog signal behandling.

Indlejrede systemer dækker bredt over dataingeniørens arbejdsfelt. På 4. semester kigger vi på programmering lige på grænsen mellem hardware og software, vi ser på metoder til at beskrive og behandle signaler, og vi undersøger, hvad der sker på det fysiske niveau, når vi sender signaler ud på lange ledninger.

KOMPETENCEMÅL

Den studerende kan:

- redegøre for de særlige krav, som et indlejret system stiller til software, og hvordan disse krav kan imødekommes med programmeringssproget: C
- analysere I/O-moduler, og udvikle effektive hardwarenære programmer til disse
- Vurdere reeltids forhold i et indlejret system
- redegøre for principperne og algoritmerne bag operativsystemets centrale funktioner
- implementere operativsystemsfunktioner i et RTOS (Real Time Operating System)
- redegøre for det hardwarebeskrivende sprog VHDL, omsætte kredsløbsbeskrivelser i form af funktionstabeller til VHDL, designe en synkron tilstands maskine dokumenteret ved tilstandsdiagrammer, og beskrevet med VHDL, samt forklare principper og strukturer i programmerbar logik i form af CPLD og FPGA kredse.
- vælge memory og periferenheder til formålsbundne mikroprocessor systemer og designe interfacet mellem disse
- specificere, styre og gennemføre et indlejret projekt af multidisciplinær karakter
- anvende situationsbestemt projektprocesmodel
- redegøre for de vigtigste videnskabsteoretiske begreber, herunder etiske problemstillinger og hvorledes disse bør iagttages i forbindelse med ingeniørarbejde

SEMESTERINDHOLD

E-INS1 – Indlejrede systemer (22 ECTS)

E-IFVT – Ingeniørfagets videnskabsteori (3 ECTS)

Modulerne E-INS1 og E-IFVT er obligatoriske. Derudover indgår der i semestret valgfag svarende til 5 ECTS.

SAMMENHÆNG

Modulet E-INS1 omfatter studieaktiviteterne E-EMP (Indlejret programmering), E-SIG1 (Signalbehandling) og E-OPS (Operativsystemer). I modulet indgår et semesterprojekt, hvori semestrets faglige kompetencer anvendes til udvikling af et multidisciplinært, indlejret system. Semesterprojektet har et omfang af 10 ECTS point og udføres i grupper af 6 studerende. Projektgrupperne

sammensættes af semesterkoordinatoren. Til hver projektgruppe tilknyttes en hovedvejleder, hvis opgave er at støtte projektgruppen i dens arbejde. Projektgruppen kan desuden søge faglig vejledning hos underviserne på semesteret.

§13 Modulbeskrivelser – 4. Semester

Modulbeskrivelserne, der knytter sig til diplomingeniøruddannelsen i Elektroteknik (datateknik), og som er gældende på fjerde semester for studerende optaget i september 2009, ligger i Fagbasen under udbud forår 2011.

§14 Semesterbeskrivelse – 5. semester

SEMESTERTEMA

Experts in Teams

VÆRDIARGUMENTATION

Tværfagligt samarbejde er et centralt element i dataingeniørens kompetenceprofil. Det at kunne arbejde i dybden inden for specielle datatekniske fagområder er en anden af dataingeniørens kompetencer. Begge disse kompetencer udbygges gennem det tværfaglige samarbejde med studerende fra andre uddannelser. Samtidig tydeliggøres relevansen af de forskellige fagligheder i uddannelsens obligatoriske del, samtidig med at specielle interesser kan tilgodeses gennem valg af valgfrie fag og anvendelse af disse fagområder i projektarbejdet.

KOMPETENCEMÅL

Den studerende kan:

- samarbejde med studerende fra andre uddannelser om en kompleks og tværfaglig problemstilling.
- arbejde i dybden inden for specielle datatekniske fagområder.
- beskrive fysiske transmissionsmedier og forklare deres egenskaber
- forklare kodnings- og modulationsformer, kommunikationsprotokollers struktur/opbygning
- forklare basale elementer i det hardwarebeskrivende sprog VHDL og omsætte kredsløbsbeskrivelser i form af funktionstabeller til VHDL.
- designe og dokumentere en synkron tilstands maskine.
- beskrive principper og strukturer i programmerbar logik i form af CPLD og FPGA kredse.

SEMESTERINDHOLD

F-EIT5 – Experts in Teams (10 ECTS)

E-SIG1 – Signalbehandling (5 ECTS)

E-DKO1 – Datakommunikation (5 ECTS)

Modulerne F-EIT5, E-SIG1 og E-DKO1 er obligatoriske. Derudover indgår der i semestret valgfag svarende til 10 ECTS.

§15 Modulbeskrivelser – 5. Semester

Modulbeskrivelserne, der knytter sig til diplomingeniøruddannelsen i Elektroteknik (datateknik), og som er gældende på femte semester for studerende optaget i september 2009, ligger i Fagbasen under udbud efterår 2011.

§16 Semesterbeskrivelse – 6. semester

Semesterets indhold:

6. semester udgøres af ingeniørpraktikken. Praktikken er med til at karakterisere diplomingeniør-uddannelsen som professionsrettet og praksisnær. Den udgør derfor en central del af uddannelsens indhold.

I semestret fokuseres på praktisk anvendelse af de under studiet erhvervede kompetencer, en udvidelse af den studerendes virksomhedsforståelse og på at skabe sammenhæng mellem teori, praksis og erfaring.

Den praktisk afvikling af praktikken er beskrevet i Fakultetets praktikkoncept, som findes på Fakultetets hjemmeside.

Værdiargumentation:

De studerendes kompetencer udvikles ved at deltage i virksomhedens projekter og derved træne den indlærte teori og projektarbejdsform. Der opbygges personlige netværk som kan bruges ved udarbejdelse af afgangsprøve og jobsøgning.

Kompetencemål:

At uddybe den studerendes virksomhedsforståelse, udvikle den studerendes kreativitet, selvstændighed og samarbejdsevner og give den studerende flere af følgende kompetencer:

- Erfaring med at transformere uddannelsens teoretiske kerneområder til praktisk gennemførlige projekter.
- Erfaring i at tilegne sig ny viden i forbindelse med gennemførelsen af projekter.
- Forståelse af en virksomheds organisatoriske, økonomiske, sociale og arbejdsmæssige forhold.
- Indsigt i en virksomheds sociale og administrative miljø, herunder kommunikationen og samarbejdet mellem medarbejdere på flere niveauer samt regler og administrative rutiner.
- Erfaring med fremlæggelse af arbejdsresultater i såvel mundtlig som skriftlig form i forskellige fora bestående af modtagere med forskelligt arbejde, uddannelse og baggrund.

SEMESTERINDHOLD

E-IPD1 – Ingeniørpraktik (30 ECTS)

Modulet er obligatorisk.

§17 Modulbeskrivelse – 6. Semester

Modulbeskrivelserne, der knytter sig til diplomingeniøruddannelsen i Elektroteknik (datateknik), og som er gældende på sjette semester for studerende optaget i september 2009, ligger i Fagbasen under udbud forår 2012.

§18 Semesterbeskrivelse – 7. semester

SEMESTERTEMA

Afgangsprojekt

VÆRDIARGUMENTATION

Uddannelsen afsluttes med et afgangsprøve hvor den studerende demonstrerer en selvstændig, eksperimentel eller teoretisk behandling af en praktisk problemstilling i tilknytning til uddannelsens centrale emner. Den studerende trænes, i samarbejde med en intern vejleder og en ekstern virksomhed, i professionel problemløsning.

KOMPETENCEMÅL

Den studerende kan:

- omsætte tekniske forskningsresultater samt naturvidenskabelig og teknisk viden til praktisk anvendelse ved udviklingsopgaver og ved løsning af tekniske problemer
- kritisk tilegne sig ny viden inden for relevante ingeniørmæssige områder og derigennem selvstændigt udvikle løsninger til praktiske ingeniørmæssige problemstillinger.
- planlægge, realisere og styre tekniske og teknologiske anlæg og herunder være i stand til at inddrage samfundsmæssige, økonomiske, miljø- og arbejdsmiljø-mæssige konsekvenser i løsningen af tekniske problemer.
- forholde sig kritisk reflekterende til erfaringer fra ingeniørpraktikken
- sammenligne og perspektivere de opnåede resultater med den ved definerings og projektafgrænsningen udarbejdede problemformulering
- i skrift og tale formidle projektarbejdet til en foruddefineret målgruppe

SEMESTERINDHOLD

E-AFP1 – Afgangsprojekt (30 ECTS)

Modulet er obligatorisk.

§19 Modulbeskrivelser – 7. Semester

Modulbeskrivelsen, der knytter sig til diplomingeniøruddannelsen i Elektroteknik (datateknik), og som er gældende på syvende semester for studerende optaget i september 2009, ligger i Fagbasen under udbud efterår 2012.

§20 Ikrafttræden og ændringer

1. Godkendt af Studienævnet for Uddannelserne ved Det Tekniske Fakultet og Uddannelsesdirektøren på vegne Dekanen for Det Tekniske Fakultet d. 22. oktober 2009.
2. Ændringer godkendt af Studienævnet for Uddannelserne ved Det Tekniske Fakultet og Uddannelsesdirektøren på vegne Dekanen for Det Tekniske Fakultet d. 18. januar 2012 (Version 1.0).